



Arcadie Cracan

📍 **Acasă:**

România

✉ **E-mail:** arcadie.cracan@academic.tuiasi.ro ☎ **Telefon:**

Gen: Masculin **Data nașterii:**

română

EXPERIENȚA PROFESIONALĂ

[01/01/2024 - În curs]

Universitatea Tehnică „Gheorghe Asachi” din Iași

Localitatea: Iași | **Țara:** România

Prodecan, relații cu studenții ETTI

Coordonarea activității de relații cu studenții la nivelul Facultății de Electronică, Telecomunicații și Tehnologia Informației.

S.C. DAM Application S.R.L. (în colaborare cu Infineon Technologies România and CO SCS)

Localitatea: Iași | **Țara:** România

[01/01/2022 - 23/01/2026]

Consultant proiectare circuite integrate digitale

Consultanță în proiectarea circuitelor integrate digitale, departamentul Sense and Control.

Universitatea Tehnică „Gheorghe Asachi” din Iași

Localitatea: Iași | **Țara:** România

[01/04/2020 - 01/04/2024]

Director al Departamentului Bazele Electronicii

Conducerea Departamentului Bazele Electronicii.

S.C. DAM Application S.R.L. (în colaborare cu Infineon Technologies România and CO SCS)

Localitatea: Iași | **Țara:** România

[01/01/2019 - 01/01/2022]

Inginer verificare funcțională a circuitelor integrate digitale

Verificarea funcțională a circuitelor integrate digitale, departamentul Sense and Control.

Universitatea Tehnică „Gheorghe Asachi” din Iași

Localitatea: Iași | **Țara:** România

[12/02/2018 - În curs]

Șef lucrări universitar

Titular la disciplinele: Circuite Integrate Analogice, Testare și Testabilitate, Introducere în Proiectarea Circuitelor Integrate Digitale utilizând SystemVerilog, Tehnici de proiectare VLSI Digitale, Embedded Systems Engineering and Testing.

S.C. DAM Application S.R.L. (în colaborare cu Infineon Technologies România and CO SCS)

Localitatea: Iași | **Țara:** România

[01/01/2015 - 01/01/2019] **Proiectant de circuite integrate analogice**

Proiectarea circuitelor integrate analogice, departamentul Sense and Control.

Universitatea Tehnică „Gheorghe Asachi” din Iași

Localitatea: Iași | **Țara:** România

[01/01/2013 - 01/01/2014] **Proiectant de circuite integrate analogice (proiect ARPIC)**

Contribuții ca proiectant de circuite integrate analogice la proiectul ARPIC, finalizat cu implementarea în fabrică a unui cip cu circuite de cercetare/dezvoltare.

Universitatea Tehnică „Gheorghe Asachi” din Iași

Localitatea: Iași | **Țara:** România

[01/01/2011 - 11/02/2018] **Asistent universitar**

Disciplinele: Circuite Integrate Analogice (proiect, laborator), Circuite Integrate Digitale (laborator), Testare și Testabilitate (proiect), Circuite Integrate VLSI Analogice Avansate (proiect), Circuite Integrate VLSI pentru Radiofrecvență (proiect).

Universitatea Tehnică „Gheorghe Asachi” din Iași

Localitatea: Iași | **Țara:** România

[01/01/2007 - 01/01/2009] **Cadru didactic asociat (plata cu ora)**

Activitate didactică la disciplinele Circuite Integrate Analogice (proiect) și Circuite Integrate Digitale (proiect).

EDUCAȚIE ȘI FORMARE

[01/10/2008 - 30/09/2011] **Doctor**

Universitatea Tehnică „Gheorghe Asachi” din Iași

Localitatea: Iași | **Țara:** România | **Nivelul CEC:** 8

[01/10/2003 - 31/07/2008] **Diplomă de inginer – Inginerie Electronică (secția Microtehnologii)**

Universitatea Tehnică „Gheorghe Asachi” din Iași

Localitatea: Iași | **Țara:** România | **Nivelul CEC:** 7

[01/10/2003 - 31/07/2007] **Certificat de absolvire DPPD**

Universitatea Tehnică „Gheorghe Asachi” din Iași – DPPD

[01/09/1999 - 31/07/2003] **Diplomă de bacalaureat (profil Matematică-Informatică)**

Colegiul Național „Costache Negruzzi” Iași

Localitatea: Iași | **Țara:** România | **Nivelul CEC:** 4

PROIECTE

[01/01/2025 - În curs] **ASSET-IxC-TUIASI – Automotive systems smart energy-efficient transducers**

Manager de proiect. Sursa finanțării: PNRR – Componenta C9, I4 (Apel PIIEC / IPCEI ME-CT), contract 17.PI/I4/C9. Volumul finanțării proiectului: cca 102.190.976 lei.

Perioada: 2025–2028 (în derulare). Innovation across value chain with „Gheorghe Asachi” Technical University of Iași (ASSET-IxC-TUIASI).

- [01/01/2024 - 31/12/2025] **Grant Național de Cercetare ARUT (GnaC 2023), contract 266/2024**
Director de proiect. Sursa finanțării: ARUT – Grant Național de Cercetare (GnaC 2023), derulat prin TUIASI. Volumul finanțării: 25.000 lei (2024) + 17.510,62 lei (2025). Publicații rezultate: a se vedea Lista de lucrări (2024–2025).
- [01/01/2025 - 31/12/2025] **Practicile științei deschise folosind instrumente digitale**
Membru. Titlu complet: „Dezvoltarea capacității de implementare a practicilor științei deschise folosind instrumente digitale”; director: conf. univ. dr. ing. Ionuț Ovidiu Toma. Volumul finanțării: 300.000 lei (2025).
- [01/01/2021 - 31/12/2023] **Implementarea VLSI eficientă a unor blocuri multimedia cu securitate hardware (PCE 172/2021)**
Membru în echipă. Titlu complet: „Tehnici și metode inovative pentru implementarea VLSI eficientă a unor blocuri multimedia cheie utilizând scheme avansate de securitate hardware”, PN III – PCE 172/2021, UEFISCDI; director: prof. dr. ing. Doru Florin Chiper. Sursa finanțării: CNCS-UEFISCDI (PN III – PCE 172/2021). Volumul finanțării: 358.097 lei (2021) + 374.946 lei (2022) + 414.989 lei (2023). Contribuție: implementare hardware (SystemVerilog) a unor arhitecturi sistolice pentru transformate discrete.

DISTINCȚII ONORIFICE ȘI PREMII

- [08/06/2026] **Indicatori de citare – Google Scholar Instituția emitentă:** Google Scholar
211 citări; h-index 9; i10-index 7 (iunie 2026).
- [08/06/2026] **Indicatori de citare – Web of Science Instituția emitentă:** Web of Science
85 citări; h-index 5; ResearcherID AAN-8871-2020 (iunie 2026).
- [08/06/2026] **Activitate de recenzent (peer review) Instituția emitentă:** Web of Science
26 de recenzii verificate. Defalcare pe reviste: Electronics – 18; Journal of Low Power Electronics and Applications – 3; Applied Sciences – 2; Automatika – 1; Cryptography – 1; Sensors – 1.

REȚELE ȘI AFILIERI

- [01/01/2015 - În curs] **IEEE**
Grad: Member; nr. membru 80274987; status activ. Secțiunea România, Regiunea R8 (Europe, Middle East, Africa). Societăți IEEE: Solid-State Circuits Society, Education Society, Circuits and Systems Society, Young Professionals.

COMPETENȚE LINGVISTICE

Limbă(i) maternă(e): română
Altă limbă (Alte limbi):
engleză
COMPREHENSIUNE ORALĂ: B2 **CITIT:** C1 **SCRIS:** B2
PRODUCEREA DE MESAJE ORALE: B2 **CONVERSAȚIE:** B2
rusă
COMPREHENSIUNE ORALĂ: C1 **CITIT:** C1 **SCRIS:** B2
PRODUCEREA DE MESAJE ORALE: B2 **CONVERSAȚIE:** B2
franceză

COMPREHENSIVNE ORALĂ: A2 CITIT: B1 SCRIS: A2

PRODUCEREA DE MESAJE ORALE: A2 CONVERSAȚIE: A2

COMPETENȚE

Microsoft Office, LibreOffice, LaTeX | Programare: C/C++, scripting Bash, Python, TCL | Proiectare CAD/EDA: Cadence, Mentor Graphics, Synopsys | Calcul științific: Matlab, SciPy, SymPy; LaTeX, LyX | Sisteme de operare Linux/Unix/Windows; administrare servicii (Apache, Squid, OpenLDAP, Kerberos, NI | Dezvoltare web: Drupal CMS, phpMyAdmin, MySQL

PUBLICAȚII

- [2025] **Cmos Voltage-Averaging Feedback Relaxation Oscillator**
Autori: A. Cracan and A. Ciobanașu | **Denumirea publicației/conferinței:** Proc. 2025 IEEE 31st International Symposium for Design and Technology in Electronic Packaging (... | **Volum, număr, pagini:** pp. 260-264
- [2025] **A Digital Demodulation-Based Architecture for Offset-Free Chopped Sensor Signal Paths Using Oscillator-Based ADCs**
Autori: A. Ciobanașu, I. Cristea, A. Cracan, and R. Bozomitu | **Denumirea publicației/conferinței:** Proc. 2025 International Semiconductor Conference (CAS) | **Volum, număr, pagini:** pp. 239-242
- [2025] **A Highly-Linear, Power-Supply-Isolated Current-Controlled Oscillator for Data Conversion**
Autori: A. Ciobanașu, A. Cracan, I. Cristea, and R. Bozomitu | **Denumirea publicației/conferinței:** Proc. 2025 20th International Conference on PhD Research in Microelectronics and Electronics (PR... | **Volum, număr, pagini:** pp. 1-4
- [2024] **Implementation of a high-accuracy neural network-based pupil detection system for real-time and real-world applications**
Autori: G. Bonteanu, P. Bonteanu, A. Cracan, and R. G. Bozomitu | **Denumirea publicației/conferinței:** Sensors | **Volum, număr, pagini:** vol. 24, no. 8, art. no. 2548
- [2024] **Circuit-Level Linearity Study of Ring Oscillators for VCO-Based ADCs**
Autori: A. Ciobanașu, I. Cristea, A. Cracan, and R. Bozomitu | **Denumirea publicației/conferinței:** Proc. 2024 International Semiconductor Conference (CAS) | **Volum, număr, pagini:** pp. 221-224
- [2024] **A Low Offset Ping-Pong Hysteresis Comparator for Magnetic Sensors**
Autori: A. Obuhov, I. Nica, and A. Cracan | **Denumirea publicației/conferinței:** Proc. 2024 International Semiconductor Conference (CAS) | **Volum, număr, pagini:** pp. 241-244
- [2024] **Pupil detection system implementation for low-resolution eye images based on a fully-connected neural network classifier**
Autori: G. Bonteanu, P. Bonteanu, N. Patache, A. Cracan, and R. G. Bozomitu
- [2023] **An efficient algorithm and architecture for the VLSI implementation of integer DCT that allows an efficient incorporation of the hardware security with a low overhead**
Autori: D. F. Chipser and A. Cracan | **Denumirea publicației/conferinței:** Applied Sciences | **Volum, număr, pagini:** vol. 13, no. 12, art. no. 6927

- [2023] **A study of switching frequency impact on reliability of DC-DC PoL converters with discrete transistors**
Autori: D. Butnicu, D. O. Neacsu, and A. Cracan | **Denumirea publicației/conferinței:** IEEE Transactions on Industry Applications | **Volum, număr, pagini:** vol. 59, no. 5, pp. 6373-6383
- [2023] **An area-efficient unified VLSI architecture for type IV DCT/DST having an efficient hardware security with low overheads**
Autori: D. F. Chipser and A. Cracan | **Denumirea publicației/conferinței:** Electronics | **Volum, număr, pagini:** vol. 12, no. 21, art. no. 4471
- [2023] **Implementation of a High Accuracy Pupil Detection Algorithm Using Neural Networks**
Autori: G. Bonteanu, P. Bonteanu, A. Cracan, and R. G. Bozomitu | **Denumirea publicației/conferinței:** Proc. 2023 IEEE 29th International Symposium for Design and Technology in Electronic Packaging (... | **Volum, număr, pagini:** pp. 147-150
- [2023] **A New Hybrid Pupil Detection Algorithm for Real Time Applications**
Autori: G. Bonteanu, P. Bonteanu, A. Cracan, and R. G. Bozomitu | **Denumirea publicației/conferinței:** Proc. International Conference on e-Health and Bioengineering | **Volum, număr, pagini:** pp. 368-375
- [2023] **New Systolic Array Algorithms and VLSI Architectures for 1-D MDST**
Autori: D. F. Chipser and A. Cracan | **Denumirea publicației/conferinței:** Sensors | **Volum, număr, pagini:** vol. 23, no. 13, art. no. 6220
- [2022] **An overview of systolic arrays for forward and inverse discrete sine transforms and their exploitation in view of an improved approach**
Autori: D. F. Chipser, A. Cracan, and V. Andries | **Denumirea publicației/conferinței:** Electronics | **Volum, număr, pagini:** vol. 11, no. 15, art. no. 2416
- [2022] **A new integer algorithm for a VLSI implementation of DCT using obfuscation technique**
Autori: D. F. Chipser and A. Cracan | **Denumirea publicației/conferinței:** Proc. 2022 14th International Conference on Communications (COMM) | **Volum, număr, pagini:** pp. 1-4
- [2021] **A New Pupil Detection Algorithm Based on Multiple Angular Integral Projection Functions**
Autori: P. Bonteanu, R. G. Bozomitu, A. Cracan, and G. Bonteanu | **Denumirea publicației/conferinței:** Proc. 2021 International Conference on e-Health and Bioengineering (EHB) | **Volum, număr, pagini:** pp. 1-4
- [2021] **An Efficient Algorithm for the VLSI Implementation of the Inverse DST Based on Quasi-Band Correlation Structures**
Autori: D. F. Chipser and A. Cracan | **Denumirea publicației/conferinței:** Proc. 2021 International Symposium on Signals, Circuits and Systems (ISSCS) | **Volum, număr, pagini:** pp. 1-4
- [2020] **A comparison between the Gm based implementations of voltage mode and current mode capacitance multipliers**
Autori: G. Bonteanu, A. Cracan, N. I. Alexandru, and S. V. Savinescu | **Denumirea**

publicației/conferinței: Rom. J. Inf. Sci. Technol. (ROMJIST) | **Volum, număr, pagini:** vol. 23, no. 2, pp. 204-220

- [2020] **A Pupil Detection Algorithm Based on Contour Fourier Descriptors Analysis**
Autori: P. Bonteanu, R. G. Bozomitu, A. Cracan, and G. Bonteanu | **Denumirea publicației/conferinței:** Proc. 2020 IEEE 26th International Symposium for Design and Technology in Electronic Packaging (... | **Volum, număr, pagini:** pp. 98-101
- [2020] **VLSI Implementation of 8-PSK/8-QAM/16-QAM Transmitter Circuit in CMOS Technology**
Autori: R. G. Bozomitu, A. Cracan, and G. Bonteanu | **Denumirea publicației/conferinței:** Proc. 2020 43rd International Spring Seminar on Electronics Technology (ISSE) | **Volum, număr, pagini:** pp. 1-6
- [2019] **A robust pupil detection algorithm based on a new adaptive thresholding procedure**
Autori: P. Bonteanu, A. Cracan, R. G. Bozomitu, and G. Bonteanu | **Denumirea publicației/conferinței:** Proc. 2019 E-Health and Bioengineering Conference (EHB) | **Volum, număr, pagini:** pp. 1-4
- [2019] **A new robust pupil detection algorithm for eye tracking based human-computer interface**
Autori: P. Bonteanu, A. Cracan, R. G. Bozomitu, and G. Bonteanu | **Denumirea publicației/conferinței:** Proc. 2019 International Symposium on Signals, Circuits and Systems (ISSCS) | **Volum, număr, pagini:** pp. 1-4
- [2019] **Gm Based Voltage Mode Capacitance Multiplier**
Autori: G. Bonteanu, A. Cracan, and L. Goras | **Denumirea publicației/conferinței:** Proc. 2019 International Semiconductor Conference (CAS) | **Volum, număr, pagini:** pp. 145-148
- [2019] **A new pupil detection algorithm based on circular hough transform approaches**
Autori: P. Bonteanu, R. G. Bozomitu, A. Cracan, and G. Bonteanu | **Denumirea publicației/conferinței:** Proc. 2019 IEEE 25th International Symposium for Design and Technology in Electronic Packaging (... | **Volum, număr, pagini:** pp. 260-263
- [2019] **A high detection rate pupil detection algorithm based on contour circularity evaluation**
Autori: P. Bonteanu, R. G. Bozomitu, A. Cracan, and G. Bonteanu | **Denumirea publicației/conferinței:** Proc. 2019 IEEE 25th International Symposium for Design and Technology in Electronic Packaging (... | **Volum, număr, pagini:** pp. 264-267
- [2019] **Algorithm and Model for a Fixed Sun Position Detection System**
Autori: G. Bonteanu, A. Cracan, I. A. Nica, S. V. Savinescu, and R. G. Bozomitu | **Denumirea publicației/conferinței:** Proc. 2019 IEEE 25th International Symposium for Design and Technology in Electronic Packaging (... | **Volum, număr, pagini:** pp. 208-211
- [2018] **A weak-inversion CMOS analog multiplier/divider circuit**
Autori: A. Cracan, G. Bonteanu, and R. Bozomitu | **Denumirea publicației/conferinței:** Proc. 2018 IEEE 24th International Symposium for Design and Technology in Electronic Packaging (... | **Volum, număr, pagini:** pp. 261-264
- [2018] **Low power and low area CMOS capacitance multiplier**

- Autori:** G. Bonteanu and A. Cracan | **Denumirea publicației/conferinței:** Proc. 2018 International Semiconductor Conference (CAS) | **Volum, număr, pagini:** pp. 161-164
- [2018] **Wide dynamic range current mirror**
- Autori:** A. Cracan and G. Bonteanu | **Denumirea publicației/conferinței:** Proc. 2018 International Semiconductor Conference (CAS) | **Volum, număr, pagini:** pp. 173-176
- [2018] **A Study on the Gm Based Current Mode Capacitance Multipliers Implementation**
- Autori:** G. Bonteanu, A. Cracan, and R. G. Bozomitu | **Denumirea publicației/conferinței:** Proc. 2018 IEEE 24th International Symposium for Design and Technology in Electronic Packaging (... | **Volum, număr, pagini:** pp. 205-208
- [2018] **A Tunable Transconductor with Temperature and Process Immunity**
- Autori:** G. Bonteanu, A. Cracan, and R. G. Bozomitu | **Denumirea publicației/conferinței:** Proc. 2018 IEEE 24th International Symposium for Design and Technology in Electronic Packaging (... | **Volum, număr, pagini:** pp. 251-254
- [2017] **A high-gain programmable current mirror for large bias currents generation**
- Autori:** G. Bonteanu and A. Cracan | **Denumirea publicației/conferinței:** Proc. 2017 5th International Symposium on Electrical and Electronics Engineering (ISEEE) | **Volum, număr, pagini:** pp. 1-4
- [2017] **Enhanced wide range tunable CMOS transconductor for signal processing**
- Autori:** G. Bonteanu and A. Cracan | **Denumirea publicației/conferinței:** Rom. J. Inf. Sci. Technol. (ROMJIST) | **Volum, număr, pagini:** vol. 20, no. 4, pp. 313-330
- [2017] **A new systolic array algorithm and architecture for the VLSI implementation of IDST based on a pseudo-band correlation structure**
- Autori:** D. F. Chipur, A. Cracan, and D. Burdia | **Denumirea publicației/conferinței:** Advances in Electrical and Computer Engineering | **Volum, număr, pagini:** vol. 17, no. 1, pp. 75-80
- [2017] **A tunable gyrator-capacitor active inductor**
- Autori:** G. Bonteanu and A. Cracan | **Denumirea publicației/conferinței:** Proc. 2017 IEEE 23rd International Symposium for Design and Technology in Electronic Packaging (... | **Volum, număr, pagini:** pp. 122-125
- [2017] **A novel algorithm and architecture for a high-throughput VLSI implementation of DST using short pseudo-cycle convolutions**
- Autori:** D. F. Chipur and A. Cracan | **Denumirea publicației/conferinței:** Proc. 2017 International Symposium on Signals, Circuits and Systems (ISSCS) | **Volum, număr, pagini:** pp. 1-4
- [2017] **Wide range electrically controlled CMOS transconductor for adaptive signal processing**
- Autori:** G. Bonteanu and A. Cracan | **Denumirea publicației/conferinței:** Proc. 2017 International Semiconductor Conference (CAS) | **Volum, număr, pagini:** pp. 301-304
- [2017] **Application fitness analysis based on metamodeling techniques – a case study: e-bike**
- Autori:** A. Iosub, I. Kovacs, A. Buzo, J. Kirscher, G. Pelz, L. Goras, and A. Cracan | **Denumirea publicației/conferinței:** Acta Technica Napocensis | **Volum, număr,**

pagini: vol. 58, no. 4, pp. 26-33

- [2016] **Current sampling based saturation limits design of PI regulators in motor control applications**
Autori: A. Iosub, J. Kirscher, M. Rafaila, A. Cracan, A. Buzo, G. Pelz, and L. Goraş | **Denumirea publicației/conferinței:** Buletinul Institutului Politehnic din Iași, Secția Electrotehnică, Energetică, Electronică, Vol.... | **Volum, număr, pagini:** pp. 9-20
- [2012] **OTA based piecewise linear conductance**
Autori: M. Mocanu, A. Cracan, and L. Goras | **Denumirea publicației/conferinței:** Proc. 2012 10th International Symposium on Electronics and Telecommunications (ISETC) | **Volum, număr, pagini:** pp. 11-14
- [2011] **A new approach in designing electrically controlled capacitance multipliers**
Autori: P. Brînzoi, A. Cracan, and N. Cojan | **Denumirea publicației/conferinței:** Proc. ISSCS 2011 International Symposium on Signals, Circuits and Systems | **Volum, număr, pagini:** pp. 1-4
- [2011] **Novel implementation of OBT for a Gm-C filter**
Autori: N. Cojan and A. Cracan | **Denumirea publicației/conferinței:** Proc. ISSCS 2011 International Symposium on Signals, Circuits and Systems | **Volum, număr, pagini:** pp. 1-4
- [2011] **A structured approach to designing fully differential Gm-C filters**
Autori: A. Cracan and N. Cojan Jr. | **Denumirea publicației/conferinței:** Buletinul Institutului Politehnic din Iași, Tomul LVII (LXI), Fasc. 1 | **Volum, număr, pagini:** pp. 67-80
- [2011] **An integrated voltage controlled current scalar**
Autori: M. Mocanu, R. Vieru, A. Cracan, P. Brînzoi, and L. Goraş | **Denumirea publicației/conferinței:** Buletinul Institutului Politehnic din Iași, Secția Electrotehnică, Energetică, Electronică, Tomu... | **Volum, număr, pagini:** pp. 53-61
- [2011] **A novel Schmitt trigger and its application in oscillation based BIST**
Autori: N. Cojan Jr., A. Cracan, and P. Brînzoi | **Denumirea publicației/conferinței:** Buletinul Institutului Politehnic din Iași, Secția Electrotehnică, Energetică, Electronică, Tomu... | **Volum, număr, pagini:** pp. 63-74
- [2011] **Mixed-signal automatic tuning circuit for integrated analog filters**
Autori: A. Cracan, N. Cojan Jr., and P. Brînzoi | **Denumirea publicației/conferinței:** Buletinul Institutului Politehnic din Iași, Secția Electrotehnică, Energetică, Electronică, Tomu... | **Volum, număr, pagini:** pp. 65-75
- [2011] **Scalar based tunable high-pass Sallen-Key filter**
Autori: P. Brînzoi, A. Cracan, and N. Cojan Jr. | **Denumirea publicației/conferinței:** Buletinul Institutului Politehnic din Iași, Secția Electrotehnică, Energetică, Electronică, Tomu... | **Volum, număr, pagini:** pp. 57-64
- [2010] **On oscillation based filter testing**
Autori: N. Cojan, A. Cracan, and L. Goraş | **Denumirea publicației/conferinței:** Proc. 2010 9th International Symposium on Electronics and Telecommunications (ISETC) | **Volum, număr, pagini:** pp. 85-88

- [2010] **A balanced differential CMOS oscillator with simulated inductor and negative resistance**
Autori: N. Cojan, A. Cracan, and R. Cojan | **Denumirea publicației/conferinței:** Proc. 2010 IEEE Region 8 International Conference on Computational Technologies in Electrical an... | **Volum, număr, pagini:** pp. 796-799
- [2010] **Variable gain amplifier building blocks based on MOSFET current dependence on the drain to source voltage**
Autori: A. Cracan and N. Cojan | **Denumirea publicației/conferinței:** Proc. 2010 9th International Symposium on Electronics and Telecommunications (ISETC) | **Volum, număr, pagini:** pp. 19-24
- [2010] **A top-down design and test of an industry sponsored FSM project**
Autori: A. Cracan and N. Cojan | **Denumirea publicației/conferinței:** Proc. 2010 IEEE Region 8 International Conference on Computational Technologies in Electrical an... | **Volum, număr, pagini:** pp. 421-425
- [2005] **Techniques to Implement an Embedded Laser Sensor for Pattern Recognition**
Autori: A. M. Cracan, C. Teodoru, and D. M. Dobrea | **Denumirea publicației/conferinței:** Proc. EUROCON | **Volum, număr, pagini:** vol. 2, pp. 1417-1420
- [2005] **A Pattern Recognition System for a New Laser Sensor**
Autori: D. M. Dobrea, A. Cracan, and C. Teodoru | **Denumirea publicației/conferinței:** IFMBE Proc. | **Volum, număr, pagini:** vol. 11, no. 1